JEITA LPB-SC
LPBモデルベースデザイン・システム設計WG
IBIS活用TG
FY19 Annual Report

2020.04.16

Copyright© JEITA SD-TC All Rights Reserved 2018

IBIS-TG

- **ゴール**
  - 電源系の協調設計をフロントローディング化させるためのIBISモデル高度化
- **解決すべき課題**
  - FY18に実施したDCDCコンバータのIBISモデルにおいて、CISPR25伝導ノイズシミュレーション結果が実測と大きく異なる結果となっている。
- **実施内容**
  - IBISを用いた解析において実測と異なる結果となった原因分析を実施した。
- **成果物**
  - 精度悪化の原因検討報告書、IBIS Summit in Tokyoで報告
- **リーダー**
  - ルネサス)坂田
- **メンバー**
  - ソニー)長谷川さん、東芝)富島さん、デンソー)市川さん 、ソシオ)大野さん、ルネサス)山田さん、パナ)瀬古さん、リコー)後藤さん、弘前大学）金本教授

Copyright© JEITA SD-TC All Rights Reserved 2018

IBIS-TG 活動報告

1. **集中討議にて議論(’19/09/07)**
   - IBISに関する共通課題をLPBモデリングWG参加各社から抽出
   - パワーデバイスのシミュレーションに関する課題の抽出
2. **2019 IBIS Asian Summit Tokyoにて発表(’19/11/08)**
   - 成果物
     - IBISサミットダウンロードサイト(https://ibis.org/summits/nov19c/sakata.pdf)にて公開済み
   - 内容
     - 実測によるDCDCコンバータのインピーダンスモデル作成
     - IBISを用いたCISPR25伝導ノイズシミュレーションの実測との比較および誤差原因検討

Copyright© JEITA SD-TC All Rights Reserved 2018