DVCon Task Group アニュアルレポート

DVCON
STEERING TASK GROUP

2020年4月17日

EE Tech Focus 三橋明城男

JEITA

DVCon 企画TGの位置付けと役割

半導体＆システム設計技術委員会（SD-TC）

国際標準化企画WG

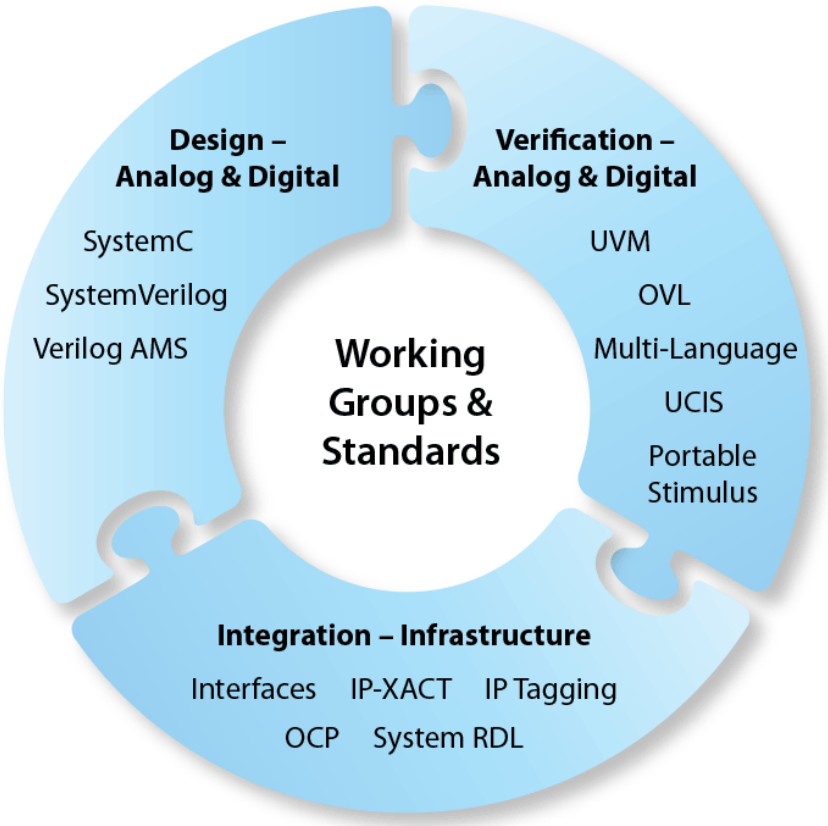
DVConステアリングTG

役割：　Accelleraがグローバルに展開するDVConを企画すべく
DVCon Japan実行委員会を立上げ方向付けする

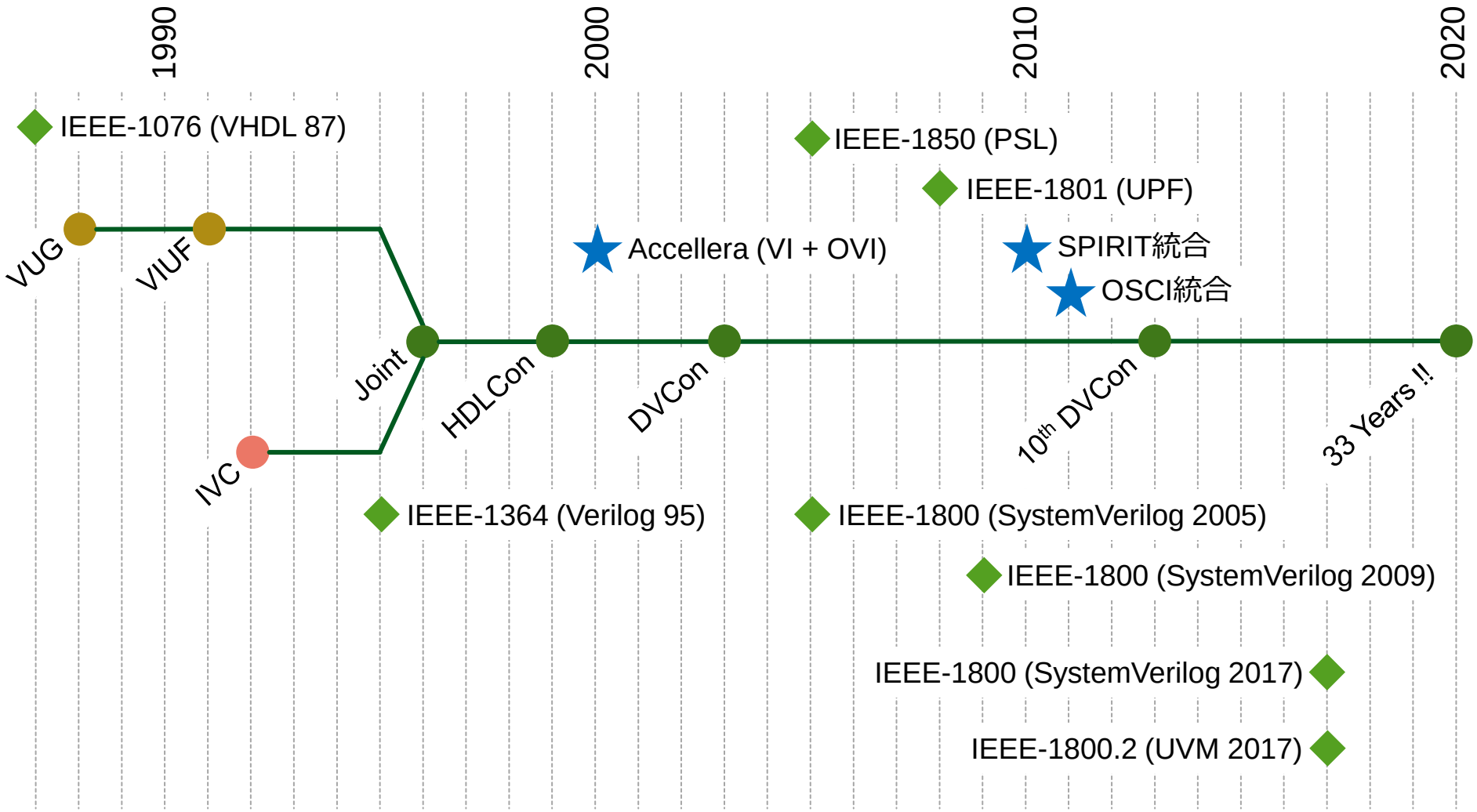
※DVCon : Design and Verification Conference

Accellera Systems Initiative について

- Accellera Systems Initiativeとは
  - 独立非営利組織で、システムレベル設計、モデリング、検証に関る標準化を推進し、世界の電子業に貢献することがミッション
  - 始まりは VI + OVI
    半導体／電子機器産業の革新スピードに追従するために
    標準化の加速を目的に設立
  - IEEEコーポレートメンバー（2004年から）
  - 2010年にSPIRITを、
    2011年にOSCIを併合



Accellera と DVCon の歴史

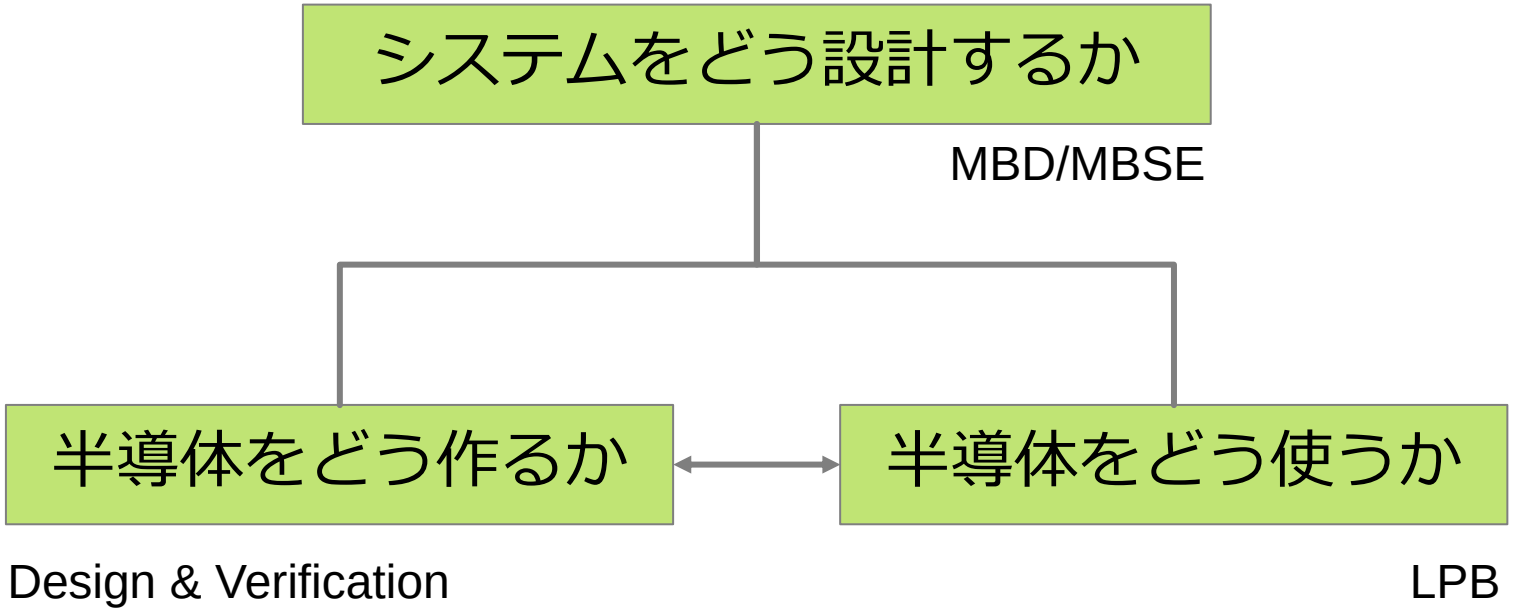


カンファレンス、組織等の略語

- VI : VHDL International
- VUG : VHDL User's Group
- VIUF : VHDL International User's Forum
- OVI : Open Verilog International
- IVC : International Verilog Conference
- DVCon : Design and Verification Conference
- UVM : Universal Verification Methodology
- PSL : Property Specification Language
- UPF : Unified Power Format
- OSCI : Open SystemC Initiative

DVCon Japan 企画の方向性

- Accelleraが運営するDVConの趣旨やLook & Feelを遵守しつつ、日本独自のLPB、MBD/MBSEをナイスに融合する



実行委員会の組織化準備

- 主査
  - ルネサスエレクトロニクス株式会社
- 副主査
  - EE Tech Focus合同会社
- LPBリエゾン
  - 東芝デバイス＆ストレージ株式会社
- 委員
  - 企業から数名内諾
  - アカデミアにも展開予定

JEITA
JAPAN Electronics and Information Technology Industries Association

DVCon 視察

- DVCon 2019 EU + SystemC Evolution Day 視察
  - 2019年9月29日～10月31日
  - ルネサスエレクトロニクス株式会社
  - EE Tech Focus合同会社
- DVCon 2020 US 視察
  - 2020年3月2日～3月5日
    - COVID-19により短縮 : 3月2日～3月4日
  - ルネサスエレクトロニクス株式会社

国内マーケティング活動

- DVCon出張のオンサイト報告会
  - １～２時間の報告会
  - 大手企業での技術交流会などに参加、４社に計６回開催
  - 必要に応じて論文の日本語版を配布
- セミナー開催
  - 株式会社PALTEKによる半日セミナー
- セミナー参加
  - JEVeC Dayにおける講演
    - 2019年12月17日@川崎市産業振興会館
- DVCon US 2020に実行委員候補数名と参加の計画
  - COVID-19の影響によりキャンセル

2020年度への継続事項

- DVCon認知に向けたマーケティング活動
  - DVCon US 2020資料を元に紹介プレゼンを更新
  - Web会議などによる報告会の実施
- 実行委員会の構成メンバーに正式依頼
- 2020年度実現を目指す
  - COVID-19の状況を見極めながらの活動
  - 米国、欧州、中国などの例を参考にする