

# JEITA LPB-SC JEVeC DAY2020TG

## 活動報告

半導体&システム設計技術委員会  
LPB-SC



# JEVeC DAY2020TG 概要

## ● 目的

- JEVeC DAY2020の準備・当日対応
- LPBフォーマット教育講座の講演による宣伝
- 技術展示(WEB)によるLPB-SCの宣伝、参加企業の募集
- 当日のリアルタイムQAに対応し、参加者とコンタクト

## ● 期間

- 2020/09/18～2021/02/12

## ● 成果物

- JEVeC DAY2020イベントへの参加
- 講演によるLPBフォーマットの宣伝
- 技術展示(WEB)によるLPB-SCの宣伝
- リアルタイムQAで1名来訪あり

# 活動報告

## ● 講演

タイトル：**速習LPB Format**

～最も基本的なCFormatについて解説します～

発表者：東芝デバイス&ストレージ株式会社 青木 孝哲さん

- 技術セミナー 11:30-11:50枠で発表
- 聴講者は53名。
- 20分間で説明できるところまで説明し、もっと聞きたい方は17:00-のリアルタイムQAで質問をいただくのが狙い。
- リアルタイムQAでは講演に対する質問は無し。
- リアルの展示会よりリモートの方が参加者が多い。  
リアルで開催できたとしてもオンラインでも参加募集すれば  
トータルの聴講者は増やすことができる。
- オンラインだとQ&Aが出にくい。

# 活動報告

## ● 技術展示

タイトル：LPB相互設計で設計最適化を実現！  
～参加メンバー募集～

- 資料へのアクセス件数は数十名程度で、宣伝効果はあった。
- メールでの問い合わせ件数0件

## ● リアルタイムQA

- 委員会外から1名ご参加いただいた。
- 他の参加企業でもリアルタイムQAで質問は殆ど無かった。閉会式よりも前にリアルタイムQAを行えばもう少し、質問が出たかもしれない。

# JEVeC DAY 開催概要

- 名称 : JEVeC DAY 2020 Online
- 日時 : 2020年12月14日(月) 10:00-17:00
- 主催 : 日本EDAベンチャー連絡会(JEVeC)
- 参加費 : 無料
- 講演 : Zoomを利用した視聴
- 技術展示 : コンテンツのオンライン表示
- URL : <https://www.jevec.jp/archive/jevecday2020online/>

# 講演タイムテーブル

技術セミナーの11:30-11:50枠で発表。

タイトル「速習LPB Format ~最も基本的なCFormatについて解説します~」

タイムテーブル

時間	内容
10:00-10:10	開会の挨拶 JEVeC 会長 株式会社ジェム・デザイン・テクノロジーズ 代表取締役社長 村田 洋
10:10-11:10	キーノート AI 推論向けハードウェアの研究動向と実装のポイント:TAI Compiler を使った FPGA 推論デバイスの開発について 東京工業大学 准教授 中原啓貴 氏
11:10-11:30	技術セミナー 151 LPBフォーマット交換サイトオープン! 株式会社ジェム・デザイン・テクノロジーズ 代表取締役 村田 洋 氏
11:30-11:50	技術セミナー 152 速習LPB Format ~最も基本的なCFormatについて解説します~ 一般社団法人電子情報技術産業協会 (JEITA) (東芝デバイス&ストレージ株式会社 デバイス&ストレージ研究開発センター パッケージソリューション技術開発部) 青木孝哲 氏
11:50-12:10	技術セミナー 153 進化するSiPと設計環境 株式会社図研 藤田陽子 氏
12:10-13:00	休憩

発表枠

時間	内容
13:00-13:20	技術セミナー 154 3次元形状シミュレータによる半導体プロセスの最適化に向けて 株式会社NTTデータ数理システム 数理工学部 主任研究員 望月俊輔 氏
13:20-13:40	技術セミナー 155 深層学習による特徴量を用いた異常検知 日本コントロールシステム株式会社 データ解析ユニット 藤本佳宏 氏
13:40-14:40	チュートリアル 高位合成技術の歴史と、ツールの使われ方 ~90年代から現在まで、CPU、GPUとの関係性~ 東京大学大学院 システムデザイン研究センター (d.lab) 上席研究員 (シニアフェロー) 若林一敏 氏
14:40-15:10	フリートークコーナー Zoom のブレイクアウト機能を利用して皆様を10人位のグループにランダムに分けさせていただきます。 懐かしいお友達にばったり会えるかもしれません! 初めての方ばかりでも狭い業界ですからきっと共通の知人がいることでしょう。偶然の出会いと会話をお楽しみください。できればビデオをオンにして。 JEVeC DAY 実行委員の面々も大勢参加させていただきます。
15:10-16:10	特別招待講演 2021年の半導体産業は生産も設備投資も超活発の勢い ~米中対立とコロナが不安要因、しかしリベンジ消費巻き起こる 株式会社産業タイムズ社 代表取締役社長 泉谷 渉 氏
16:10-16:20	開会の挨拶 JEVeC 副会長 株式会社アストロン 代表取締役社長 中島義弘
16:20-17:00	展示Q & Aコーナー 技術展示ページの各社パネルのヘッドセットアイコンをこの時間帯に押していただくと、リアルタイムで展示内容について質問できます。各社の展示説明員が Zoom 等でお待ちしています。詳細は <a href="#">こちら</a>

出典: <https://www.jevec.jp/archive/jevecday2020online/>

# 技術展示 (WEB)

出展企業の一覧が表示され  
JEITAのスライドをクリックすると  
次頁の資料にリンクし、資料の閲  
覧が可能。

展示枠



出典: <https://www.jevec.jp/archive/jevecday2020online/>



# 技術展示資料

タイトル「LPB相互設計で設計最適化を実現！  
～参加メンバー募集～」

LPB-SCと各WGの紹介を紹介し、参加企業を募集。  
詳細内容は資料からリンクを張りLPB-SCのHPへ誘導。

日本EDAベンチャー連合会 JEITA 電子情報技術産業協会 LPB

**JEVeC DAY 2020 Online**

JEITA 半導体&システム設計技術委員会

**LPB相互設計で設計最適化を実現！  
～参加メンバー募集～**

<JEITA担当とのリアルタイムでの対話について>  
時間になりましたら「JEITA/LPB-SC 展示パネルの」をクリックして下さい。  
下記URLにつながります。  
日時：2020年12月14日(月)16:20～17:00  
WebEX URL：https://jeita-meeting.webex.com/jeita-meeting-jp/aha/7b1011c0a8b22266d124b7286277b71936f90bc5

半導体&システム設計技術 JEITA 電子情報技術産業協会 LPB

半導体とシステムの相互設計  
設計・検証を効率化するインターフェース整備  
モデルベース/システム設計 (MBD/MBSE)

参加メンバー  
半導体メーカー  
セトメーカー  
部品・ハンズメーカー  
EDAベンダー  
エンジニアリング

LPB相互設計 設計エコシステムの構築  
LPB標準フォーマット IEC 6305 / IEEE 2401

2020年度年次発表

半導体&システム設計技術委員会への問い合わせはこちら

LPB相互設計・認証 EDA国際標準を使ってみませんか? LPB

初めての日本発EDA国際標準「LPBフォーマット」の開発・普及・認証活動

EDAのセットアップを飛躍的に短縮  
EDA対応時間 64%削減の実績

多彩な言語対応で異なる抽象度が混在した構想設計が可能

ワーキング活動に参加して最新事例に触れてみませんか?

JEITA 半導体&システム設計技術委員会

モデルベース・システム設計技術 活動内容の詳細はこちら LPB

システム - LSI協調設計の将来像を業種を超えて議論します  
将来の協調設計を実現するツールとしてのLPB formatの方向性を提案します

フロントローディングTG  
より設計上流で課題解決を行うフローを確立したい  
様々な立場のメンバーが一つの設計フローについて熱く議論する (20年度の題材: EMCを解決するフロー)

IEC 62433 バウダリモデルTG  
協調設計によるEMC問題の解決を目指しています  
半導体EMC modeling法の国際規格IEC62433に基いてモデル化できるSoCを題材に実証実験を実施

JEITA 半導体&システム設計技術委員会

MBSE研究会 EMCフロントローディングをデザインしてみませんか? LPB

開発スタイルの変革が目標 セットと電子部品の連携開発を定義 モチーフ: EMCフロントローディング工程研究

JEITA MBSE研究会  
製品開発・設計者・EDA  
いろんな人が参加して研究会を実施しています。是非ご参加ください。

PLM  
PDM  
BOM

