

DVCON TASK GROUP

ANNUAL REPORT

DVCON

STEERING TASK GROUP

2022年11月28日

EE Tech Focus 三橋明城男

DVCon Japan 実行委員会

- 2020年4月より実行委員会を組織化しDVCon Japanを企画



General Chair
株式会社アドバンテスト
田中 玄一



Vice Chair
東芝デバイス&ストレージ
株式会社 福場 義憲



Accellera Liaison
Siemens EDA
Dennis Brophy



Technical Program Co-Chair
ソニーセミコンダクタ
ソリューションズ株式会社
橋本 毅久



Past Technical Program Co-Chair
ソニーセミコンダクタ
ソリューションズ株式会社
旦木 秀和



Technical Program Chair
富士通株式会社
吉川 隆英



Tutorial Chair
Canon U.S.A.
細川 博司



Tutorial Vice-Chair
CMエンジニアリング
株式会社 鈴木 武大



Program Management Chair
Arteris 株式会社
中村 幸二



Marketing Chair
EE Tech Focus合同会社
三橋 明城男

- 月1回の定例会議 + アドホック会議を開催

Accellera Systems Initiativeとの協業

- Accellera は米国、欧州、中国、インドで多くの開催実績がある
 - ▶ Proposal DocumentをAccelleraに提出、Accelleraボード会議で承認を受け正式開催
 - ▶ 組織下のPromotion Committeeと定期的に会議を持ちガイダンスを受けながら日本スタイルを確立



Chairman
Lu Dai

Qualcomm
Technologies, Inc.



Vice Chairman
Promotions
Committee Chair
Dennis Brophy

Siemens EDA



Treasurer
Aparma Dey

Cadence Design
Systems, Inc.



Marketing
Communication
Manager
Barbara Benjamin

HighPointe
Communications



Executive Director
Lynn Garibaldi

Accellera Systems
Initiative

DVCon Japanサイトを開設

■ Webサイト - www.dvcon-jpn.org

- ▶ DVConの開催趣旨、実行委員会、JEITAとAccelleraの紹介、投稿用テンプレート、プロシーディングス、当日プログラムなどを掲載



The screenshot shows the homepage of the DVCon Japan 2022 website. At the top, there is a navigation menu with links for Home, About, Conference, Author/Speaker, Sponsor, and Contact Us. The main content area features the event logo: "2022 DESIGN AND VERIFICATION™ DVCON CONFERENCE AND EXHIBITION JAPAN". Below the logo, it states "DVCon Japan 2022 - VIRTUAL JUNE 23". To the right, there is a logo for "accellera SYSTEMS INITIATIVE" and a text block: "DVConはAccellera Systems Initiativeがスポンサーとなり、世界各地で開催される国際的なカンファレンスです". A large blue banner at the bottom of the main content area reads "Welcome to DVCon Japan 2022 Virtual Conference JUNE 23, 2022". At the very bottom, there is a paragraph of Japanese text: "Design & Verification Conference & Exhibitionは、電子システムおよび集積回路の設計と検証のための言語、ツール、メソッド、標準の適用に関する最高峰のカンファレンスです。この非常に技術的なカンファレンスでは、設計と検証の技術の実用的な側面と、最先端プロジェクトにおける活用に焦点を当てることで、参加者が同様の技術を参考にしたり採用したりすることで、自



海外のDVConを視察

- DVCon US 2021 / DVCon EU 2021
どちらもオンライン開催



さまざまなマーケティング活動

■ メール配信

- ▶ EDA Express / Semiconductor Portal 配信サービス
- ▶ Accelleraからのメール定期便

■ DVCon Reportセミナーの開催

- ▶ PALTEK様、Siemens EDA様

■ Twitterの活用

- ▶ @dvcon_japan



DVCon Japan 2022をオンライン開催

開催日時：2022年6月23日（木）9:00-17:00

プログラム

- 実行委員長挨拶
- Accellera Chair 挨拶、Accellera Overview
- 基調講演 - 東京大学 dlab 黒田先生
- 7つのチュートリアルセッション
- 7つの論文発表

聴講者数：94名（有償登録者57名）

スポンサー

- ゴールドスポンサー4社
- シルバースポンサー1社
- サポーター3社
- メディアスポンサー2社

DVCon 2022 2022 Technical Program

Time	Track A	Track B	Track C
Greetings / Accellera Overview / Keynote Speech			
9:00-9:20	実行委員長挨拶 / Accellera オーバービュー		
9:20-10:20	Keynote MMore Moore, More than Moore, and More People 東京大学 d.labセンター長 RaaS理事長 教授 黒田忠広		
Tutorial Session 1			
10:20-11:20	Tutorial プロジェクトの現場で使われ始めたAccellera標準のPSS（実行委員企画）		
11:20-12:20	Tutorial ISO26262対応LSI開発における回路規模・消費電力増の小さい機能安全アーキテクチャ ペリフィケーションテクノロジー株式会社	Sponsored Tutorial VC Formal FRVIによるレジスタ検証のご紹介 	Sponsored Tutorial SystemUVM™ - 本場に必要テストを簡単に実現する 
12:20-13:00	Lunch Break		
Technical Session 1A		Technical Session 1B	
13:00-13:30	Raising the level of Formal Signoff with End-to-End Checking Methodology NVIDIA Corporation	ASIC設計経験者が陥りやすい誤ったFPGAローパワー対策と正しい手法 シーメンスEDA株式会社	
13:30-14:00	Register Modeling – Exploring Fields, Registers and Address Maps Siemens EDA	デジアナ間仕様整合確認のためのRNMの活用 ソニーセミコンダクタソリューションズ株式会社	
14:00-14:10	Break		
Technical Session 2			
14:10-14:40	PSS action sequence modeling using Machine Learning Samsung Electronics		
14:40-15:10	Machine Learning-based Smart Assessment of User Floorplan Quality without running Place & Route Plunify		
15:10-15:40	Compact AI accelerator for embedded applications Codasip		
15:40-15:50	Break		
Tutorial Session 2			
15:50-16:50	Tutorial IEEE2804 SHIM: Software-Hardware Interface for Multi-Many-Core 名古屋大学	Sponsored Tutorial Siemens EDAの検証ソリューションのご紹介 	Sponsored Tutorial Machine Learning Driven Verification: A Step Function in Productivity and Throughput 
16:50-17:00	Ending Session		

オンライン開催バックヤード

- Webサイトをそのままライブプラットフォーム化
 - ▶ コンテンツはWebEx配信、アーカイブはVimeo活用

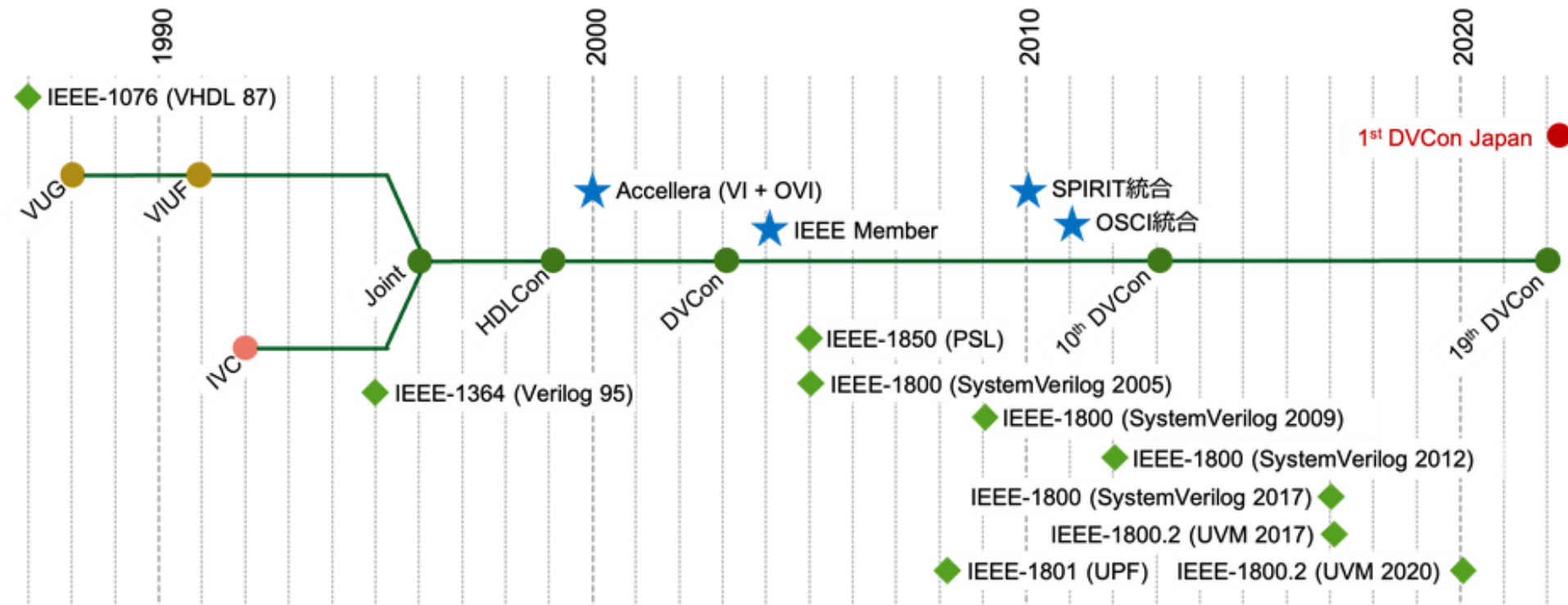


The screenshot shows the website for DVCon Japan 2022 - LIVE. At the top, there is a logo for "2022 DESIGN AND VERIFICATION™ DVCON CONFERENCE AND EXHIBITION JAPAN" and the text "DVCon Japan 2022". Below this, there is a section for "8:40-9:00 | PREPARATION" with a "準備する" (Prepare) button. The text in this section reads: "DVCon Japan 2022の開催前に、WebEx Webinarに入り、視聴可能をご確認ください。またDVCon Japan 2022のプロシーディングス、投稿論文、テクニカルセッション資料、チュートリアル資料をダウンロードしてお待ちください。" Below this is a section for "9:00-10:20 | Morning Sessions" with a "聴講する" (Attend) button. The text in this section reads: "9:00 - 9:20 DVCon Japan 2022 実行委員会 委員長挨拶 アクセララ・オーバービュー Accellera Systems Initiative, Chairman Lu Dai" and "9:20 - 10:20 基調講演「More Moore, More than Moore, More People」 東京大学 d.labセンター長 RaaS理事長 教授 黒田忠広". Below this is a section for "10:20-12:20 | Tutorial Session 1" with a "いまここです" (Here now) button. The text in this section reads: "10:20-11:20 プロジェクトの現場で使われ始めたAccellera標準のPSS 実行委員会企画" and "11:20-12:20".



DVCon Japan開催の意義

- Accellera / IEEE が行ってきた標準化とその普及の歴史にDVCon Japanが加わった



今後の活動

- DVCon Japan 2023開催に向け企画活動
 - ▶ 川崎市 産業振興会館でインパーソン開催

The image shows a screenshot of the DVCon Japan 2023 website. At the top, there is a navigation bar with links for Home, About, Conference, and Contact Us. The main content area features the event logo: '2023 DESIGN AND VERIFICATION™ DVCON CONFERENCE AND EXHIBITION JAPAN'. Below the logo, it states 'DVCon Japan 2023 - JUNE 22, 2023'. To the right, there is a paragraph in Japanese: 'DVConはAccellera Systems Initiativeがスポンサーとなり、世界各地で開催される国際的なカンファレンスです' (DVCon is an international conference held worldwide, sponsored by Accellera Systems Initiative). The Accellera logo is also present. A dark blue banner at the bottom of the main content area reads: 'Welcome to DVCon Japan 2023 ! Kawasaki City Industrial Promotion Hall June 22, 2023'. At the very bottom of the page, there is a paragraph in Japanese: 'Design & Verification Conference & Exhibitionは、電子システムおよび集積回路の設計と検証のための言語、ツール、メソッド、標準の適用に関する最高峰のカンファレンスです。このカンファレンスは非常に技術的なコンテンツで構成され、設計と検証の技術の実用的な側面や、最先端プロジェクトにおける活用に焦点を当てています。参加者が同様の技術を参考にしたり採用したりすることで、自身の設計や検証のフローの改善が促進され、ひいては業界全体の技術水準が高まることを目指しています。' (Design & Verification Conference & Exhibition is the highest peak conference regarding the application of languages, tools, methods, and standards for the design and verification of electronic systems and integrated circuits. This conference is composed of highly technical content, focusing on the practical aspects of design and verification technology and its application in cutting-edge projects. We aim to promote the improvement of design and verification flow by participants referring to or adopting similar technologies, which in turn aims to raise the technical level of the entire industry.)