

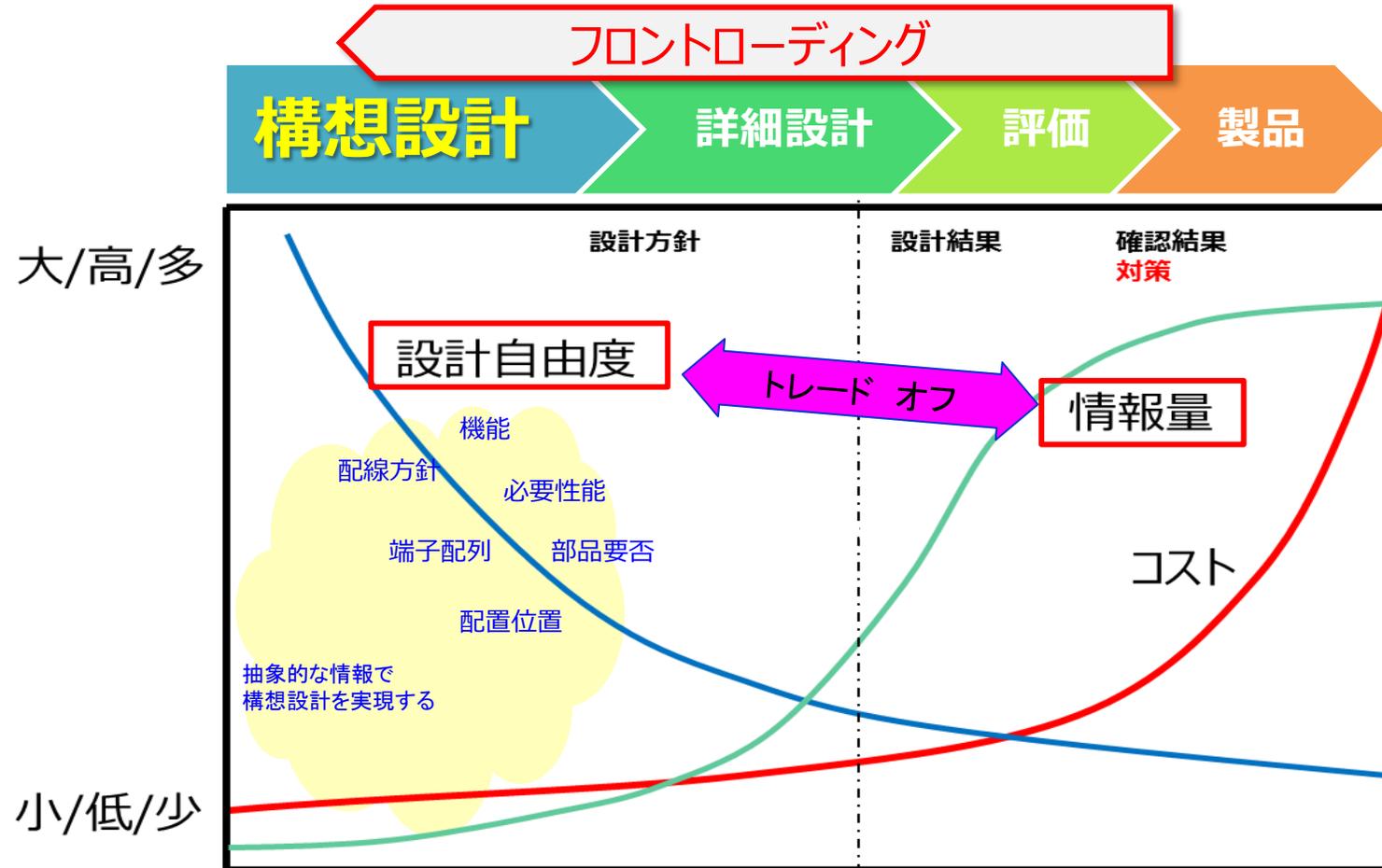
LPBシステムソリューションフォーラム
PIフロントローディング

JEITA（電子情報技術産業協会）
半導体&システム開発サブコミッティ
システムフロントローディングWG
WGリーダー 林 靖二

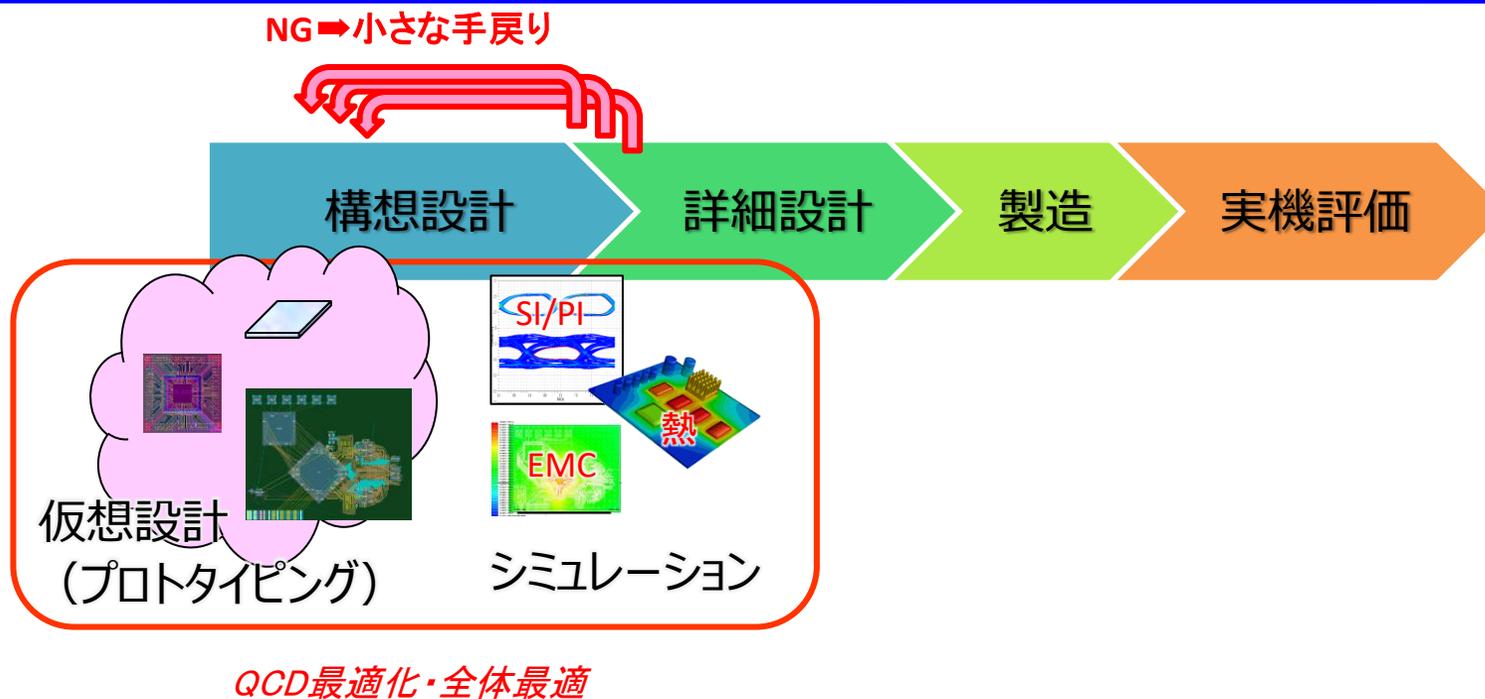
- システムフロントローディングWGの狙い
- Power Integrity Frontloading
(MFPの画像処理基板をイメージして)

フロントローディング設計

設計自由度が高い開発の上流で（構想設計）段階で、最適化を行い、QCDを最大化したい



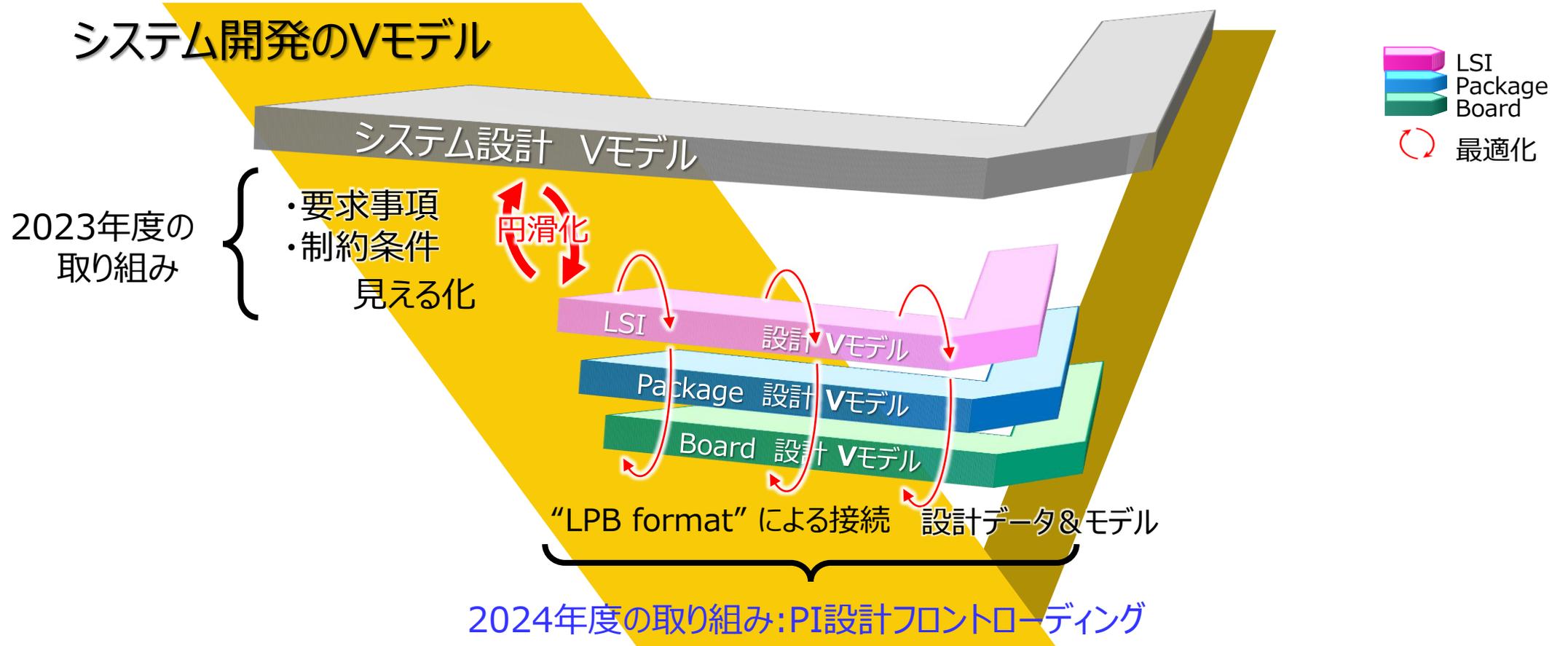
フロントローディングの課題



- 課題 1 : 技術領域によっては、Sim技術が確立していない
- 課題 2 : ゴール (最適化された状態) に到達できない
- 課題 3 : 構想段階での情報収集プロセス、分担が明らかでない

本フォーラムでは、課題 3 に関する開発フローについてお話しします

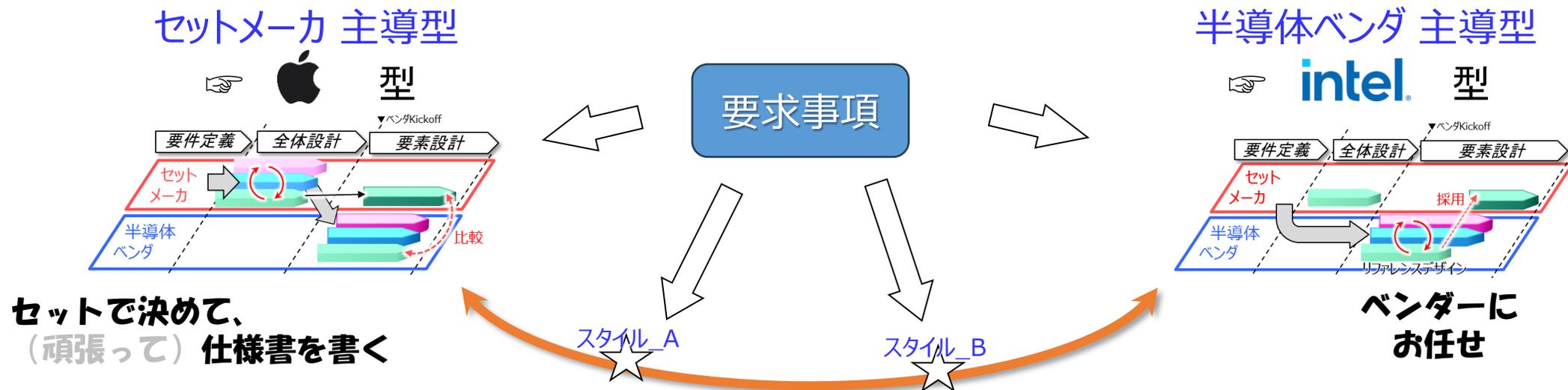
フロントローディングWGで行ってきた議論



2023年 構想設計で作りたい L,P,B を決めるためには、システムの要求事項を明確化する必要がある (MBSE)

2024年 PI設計を題材に、フロントローディング設計フローや設計フローの分析手法をMBSEを用いて提案

開発スタイル決定



どんな製品開発にも使える『万能な開発スタイル』は無く、『案件毎に適したスタイル』を構築する



本日は、MBSEを用いたPower Integrityを解決するフロー導出を題材に、スタイル構築について考察する

- 【何をする】 『必要な工程』とその『入力情報』『出力情報』を明らかにする
- 【誰がする】 グループにミッションを定義し、必要な工程を割りふる

終わり