

Cadence LPBフォーマットへの取り組み

第11回 LPBフォーラム
2019年3月8日

日本ケイデンス・デザイン・システムズ社
森谷 卓矢

cadence[®]

LPBフォーマットを使用した解析

Cadence Sigrityツール

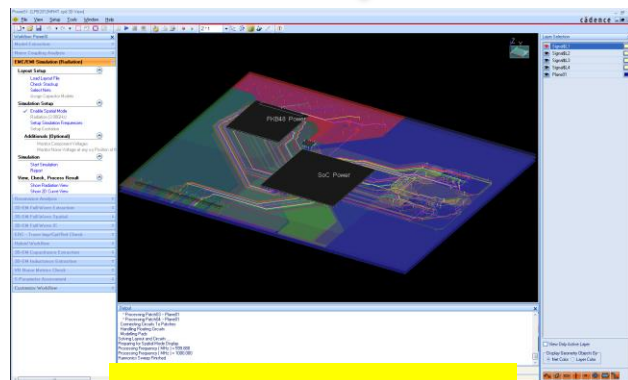
Sigrity™ 2017バージョン(2017年6月リリース)にて、LPBフォーマットのインポートに正式対応済

M Format

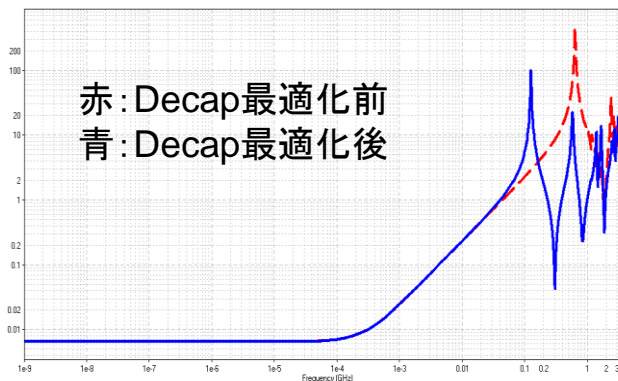
G Format

C Format

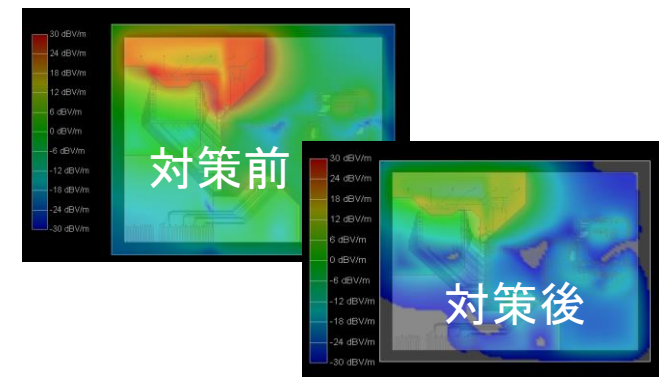
LPBフォーマット



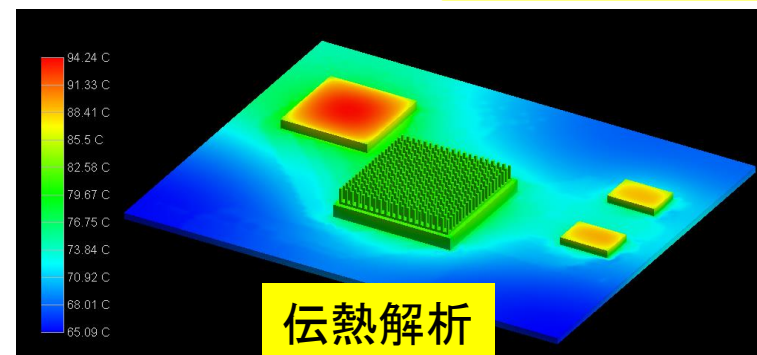
Sigrityツール環境



インピーダンスプロファイル



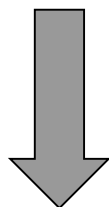
電界強度プロット(@600MHz)



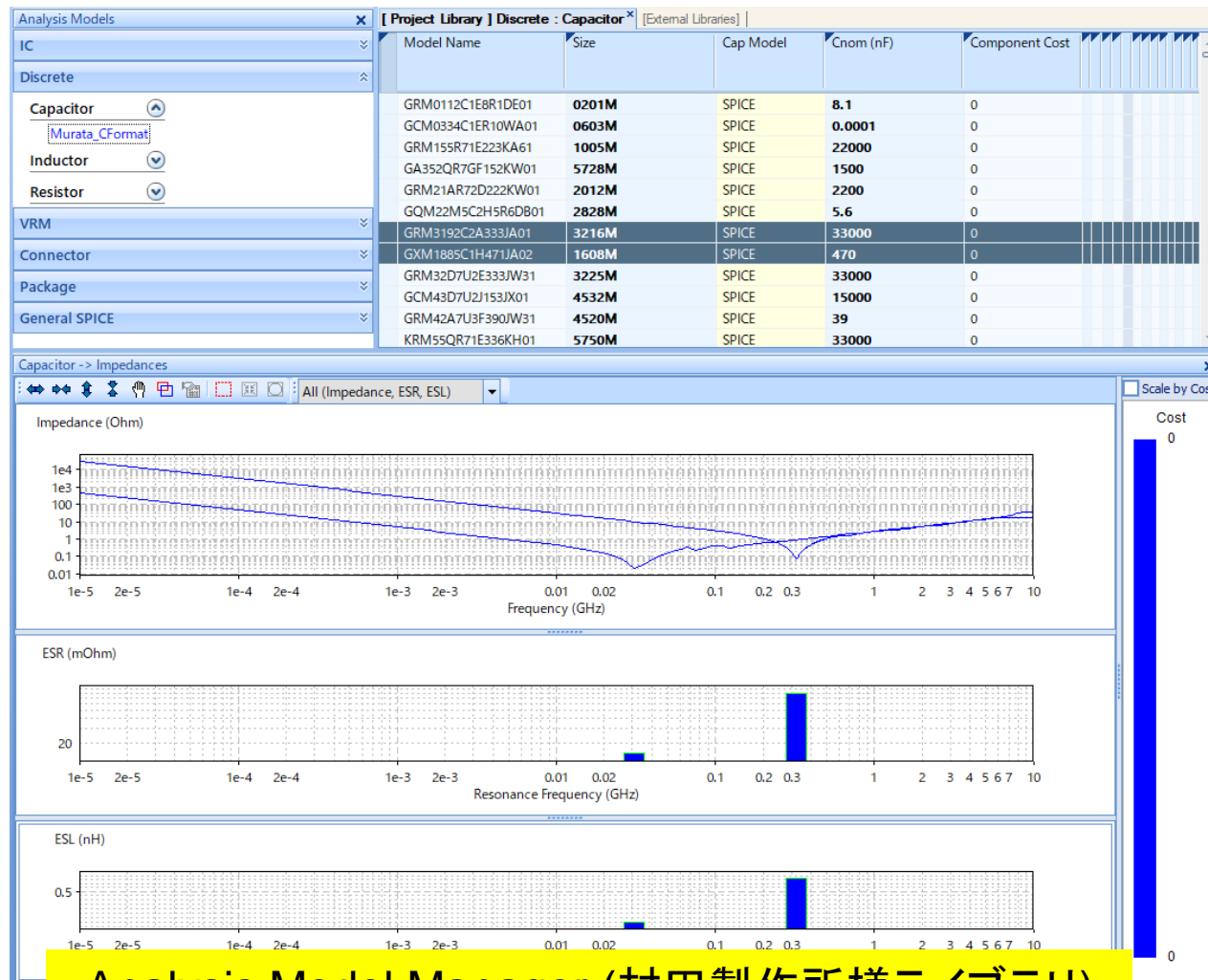
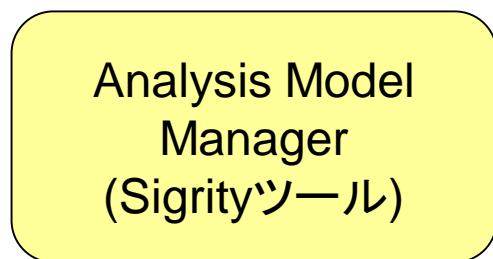
伝熱解析

LPBデザインキットの利用

CFormat HUB – Analysis Model Manager



LPBデザインキット
(CFormat HUB)



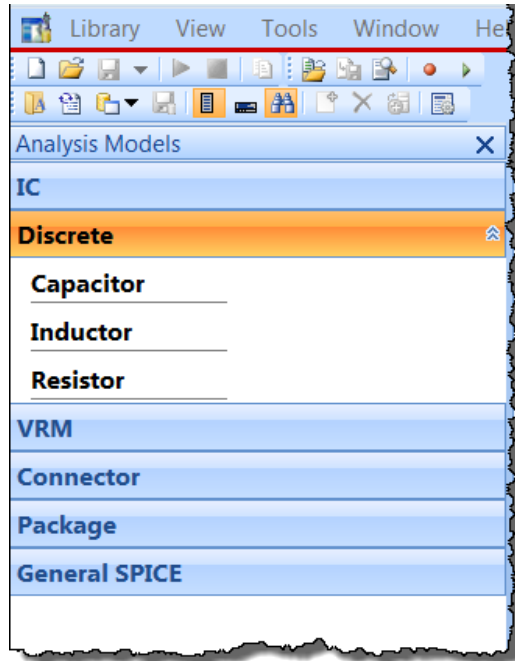
Analysis Model Manager (村田製作所様ライブラリ)

Analysis Model Manager (AMM)

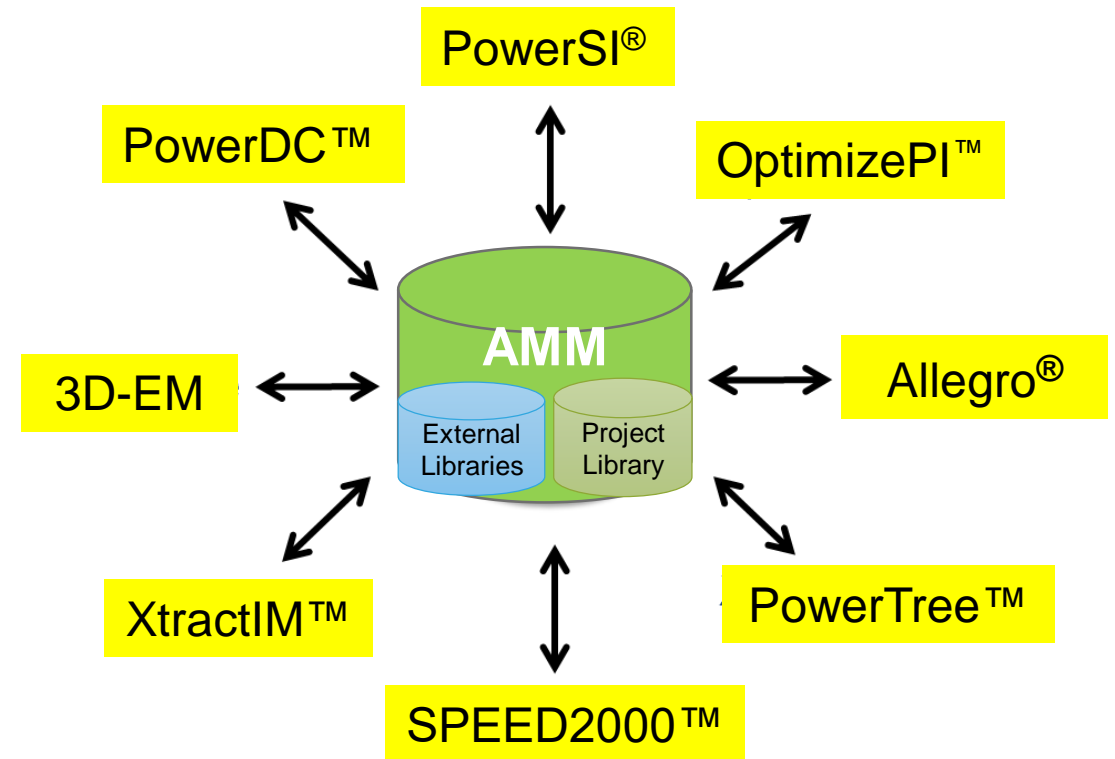
Analysis Model Manager は、Allegro®/Sigrity™環境下での部品モデル管理ツール

- Model Categories

- IC
- Discrete
 - Capacitor
 - Inductor
 - Resistor
- VRM
- Connector
- Package
- General SPICE



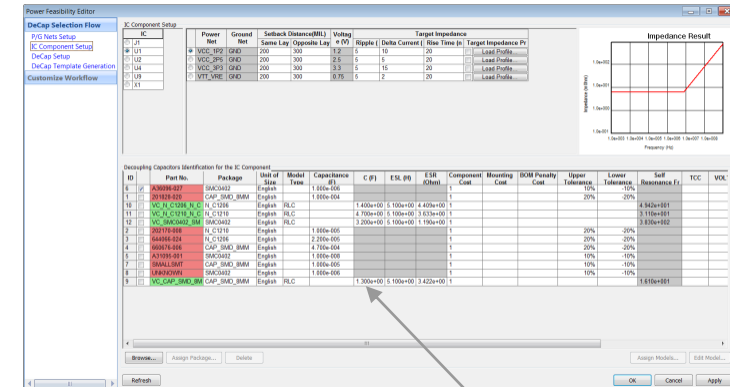
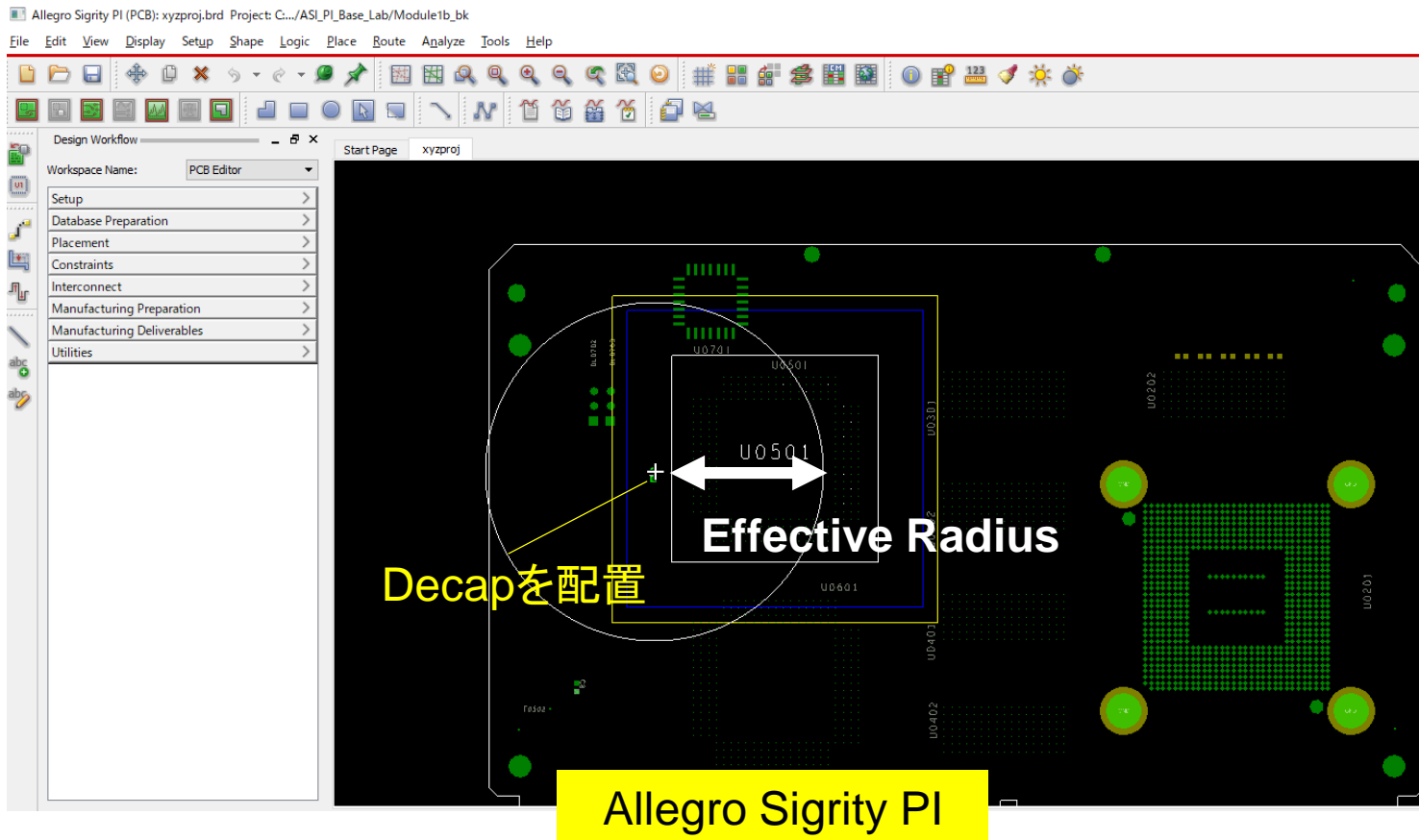
IBISモデルやSPICE/S-parameterモデルをXMLフォーマットにてインポート可能



Allegro上でのDecap配置

AMM - Allegro Integration

村田製作所様のLPBライブラリは、
Allegro プリレイアウト設計でのEffective Radius (有効半径) ベースのDecap配置に利用できます。

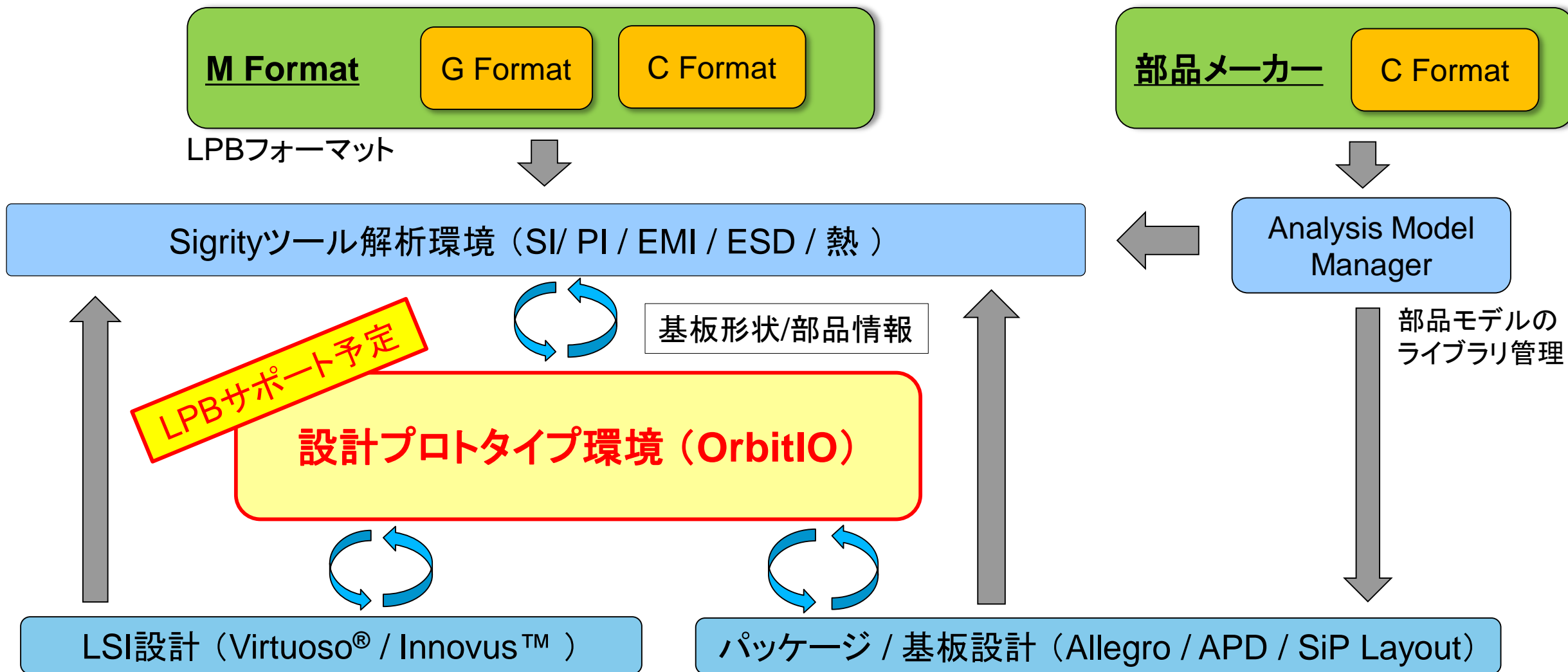


Capacitorライブラリから
Decap配置に使用するモデルを選択。

注) Decap配置する際に必要なSymbol/Footprintsは
Allegroライブラリのデータを使用しています。

LPBフォーマットを使用した設計フロー

Cadenceツール(全体図)



cā dence[®]

© 2018 Cadence Design Systems, Inc. All rights reserved worldwide. Cadence, the Cadence logo, and the other Cadence marks found at www.cadence.com/go/trademarks are trademarks or registered trademarks of Cadence Design Systems, Inc. All other trademarks are the property of their respective owners.